



<b>Title of Change:</b>	Datasheet update for LC709203F
<b>Effective date:</b>	14 Dec 2020
<b>Contact information:</b>	Contact your local ON Semiconductor Sales Office or <a href="mailto:Kazunori.Chida@onsemi.com">Kazunori.Chida@onsemi.com</a>
<b>Type of notification:</b>	This Product Bulletin is for notification purposes only. ON Semiconductor will proceed with implementation of this change upon publication of this Product Bulletin.
<b>Change Category:</b>	Datasheet
<b>Change Sub-Category(s):</b>	Datasheet/Product Doc change

**Sites Affected:****ON Semiconductor Sites**

None

**External Foundry/Subcon Sites**

None

**Description and Purpose:**

This PB has been issued to update the LC709203F datasheet.  
There is no change to the product form, function.  
Correct value of I2C Hold timing in Datasheet is as below.

**Table 5. I<sup>2</sup>C Slave Characteristics** at Ta = -40 to +85°C, VSS = 0 V

Parameter	Symbol	Pin/Remarks	Conditions	Specification		unit
				VDD [V]	min	Max
Hold time (repeated) START condition First clock pulse is generated after this interval	THD:STA	SCL, SDA	See Fig. 5.	2.5 to 4.5	0.6	μs

**Table 5. I<sup>2</sup>C Slave Characteristics** at Ta = -40 to +85°C, VSS = 0 V

Parameter	Symbol	Pin/Remarks	Conditions	Specification		unit
				VDD [V]	min	Max
Hold time START condition First clock pulse is generated after this interval	THD:STA	SCL, SDA	See Fig. 5.	2.5 to 4.5	1.1	μs
Hold time Repeated START condition time	THD:RSTA	SCL, SDA	See Fig. 5.		0.6	μs

**List of Affected Standard Parts:**

**Note:** Only the standard (off the shelf) part numbers are listed in the parts list. Any custom parts affected by this PCN are shown in the customer specific PCN addendum in the PCN email notification, or on the [PCN Customized Portal](#).

LC709203FXE-01MH	LC709203FXE-03MH	LC709203FXE-05MH
LC709203FQH-01TWG	LC709203FQH-04TWG	

Japanese translation of the notification starts here.  
通知の日本語訳はここから始まります。

**Note:** *The Japanese version is for reference only. In case of any differences between the English and Japanese version, the English version shall control.*

注：日本語版は参照用です。英語版と日本語版の違いがある場合は、英語版が優先されます。



変更件名:	LC709203F のデータシートの更新		
発効日:	14 Dec 2020		
連絡先情報:	現地のオン・セミコンダクター営業所または < <a href="mailto:Kazunori.Chida@onsemi.com">Kazunori.Chida@onsemi.com</a> > にお問い合わせください。		
通知種別:	本製品速報は通知目的のみのものです。オン・セミコンダクターは本製品速報の発行により本変更を実行します。		
変更カテゴリ:	データシートデータシート		
変更サブカテゴリ:	データシート/製品資料の変更 データシート/製品資料の変更		
影響を受ける拠点:			
オン・セミコンダクター拠点:			外部製造工場 / 下請業者拠点:
なし			なし

## 説明および目的:

本 PB は LC709203F のデータシートを更新する目的で発行されました。

製品の形状と機能に変更はありません。

データシート内の I2C ホールドタイミングの正しい値は以下の通りです。

Table 5. I<sup>2</sup>C Slave Characteristics at Ta = -40 to +85°C, VSS = 0 V

パラメーター	シンボル	ピン/備考	条件	VDD [V]	規格		単位
					最小	最大	
ホールド時間 (繰り返し) スタート条件 このインターバルの後、最初のク ロックパルスが生成されます	THD:STA	SCL, SDA	See Fig. 5.	2.5 to 4.5	0.6		μs



Table 5. I<sup>2</sup>C Slave Characteristics at Ta = -40 to +85°C, VSS = 0 V

パラメーター	シンボル	ピン/備考	条件	VDD [V]	規格		単位
					最小	最大	
ホールド時間スタート条件 このインターバルの後、最初のク ロックパルスが生成されます	THD:STA	SCL, SDA	See Fig. 5.	2.5 to 4.5	1.1		μs
ホールド時間繰り返しスタート 条件時間	THD:RSTA	SCL, SDA	See Fig. 5.		0.6		μs

## 影響を受ける部品の一覧:

注: 標準の部品番号 (既製品) のみが部品一覧に記載されます。本 PCN に影響を受けるカスタム 部品は、PCN メールの顧客の特定の PCN の付  
属文書、または PCN カスタマイズポータルに記載されています。

LC709203FXE-01MH	LC709203FXE-03MH	LC709203FXE-05MH
LC709203FQH-01TWG	LC709203FQH-04TWG	